

018

IMPLEMENTAÇÃO DO DR-DSLIP 1.0 – RECONFIGURADOR DINÂMICO PARA ESCALONAMENTO NA PROGRAMAÇÃO EM LÓGICA. *Delcino Picinin Jr., Cristino A. da Costa* (Núcleo de Apoio a Pesquisa em Informática, Grupo de Pesquisa em Processamento Paralelo e Distribuído, Escola de Informática, UCPEL)

Os sistemas computacionais vem avançando ao longo do tempo no sentido de melhorar suas características fundamentais. O paralelismo atualmente está presente na pesquisa e construção de novos hardwares e softwares. O desenvolvimento de arquiteturas paralelas tem sido bem maior que o de softwares paralelos, devido a complexidade existente no desenvolvimento destes programas e na configuração dos computadores paralelos. O tema deste trabalho é o DR-DSLIP (*Dynamic Reconfigurer for Distributed Scheduling in Logic Programming*) que é um reconfigurador dinâmico para escalonamento na programação em lógica, e a sua implementação, o DR-DSLIP 1.0. O escalonamento consiste em atribuir processos a processadores e determinar em que ordem irão executar. O escalonador existente até o momento é o DSLIP (*Distributed Scheduler for Logic Programming*) que é dinâmico, distribuído e voltado para a programação em lógica, a versão atual utiliza uma configuração fixa de trabalhadores. Configurações fixas de times que nunca mudam durante a execução, freqüentemente produzem resultados longe do ótimo. O DR-DSLIP 1.0 tem todas as características do DSLIP mas emprega reconfiguração dinâmica, isto significa um possível aumento no desempenho de execução, pois o escalonador irá sempre se adaptar ao ambiente atual e não só levar em conta as características do ambiente inicial. O DR-DSLIP 1.0 está sendo implementado para a plataforma Linux, na linguagem C e utilizando a biblioteca de troca de mensagens MPI. (BIC/UCPEL).