

262

**GERAÇÃO DE REDES DE TRANSISTORES NA FERRAMENTA BDDEIRO.** *Rodrigo Mariano Cornes, Renato Perez Ribas, Andre Inacio Reis (orient.)* (UFRGS).

Circuitos digitais são compostos de diversas funções lógicas interconectadas. Estas funções lógicas podem ser representadas de diversas formas, tais como tabelas-verdade, equações lógicas, ou grafos do tipo BDD - Diagramas de decisão binários. Este tipo de grafo é particularmente interessante, pois as redes de transistores para implementar a função lógica de um determinado BDD, em diversas topologias pode ser derivada diretamente a partir do grafo. Este trabalho apresenta uma ferramenta capaz de derivar redes de transistores correspondentes a uma função booleana representada em diversas famílias lógicas a partir de uma mesma representação do tipo BDD. Deste modo é possível mapear um mesmo circuito para diversas famílias lógicas, inclusive famílias lógicas mistas, a partir da mesma estrutura. Trabalhos futuros incluem a geração do leiaute correspondente para estas diferentes famílias lógicas.