

386

EDITOR DE ESQUEMATICOS CMOS. *Philippe Guimarães de Linhares, Andre Inacio Reis (orient.)* (UFRGS).

Este trabalho consiste na implementação de um editor de esquemáticos elétricos para circuitos CMOS. Os transistores do tipo CMOS são os mais utilizados na implementação de circuitos lógicos digitais. A linguagem SPICE é normalmente utilizada para descrever circuitos compostos de transistores CMOS. Esta linguagem é aceita por simuladores elétricos. Porém, a visualização da estrutura de células lógicas é difícil a partir de um circuito descrito em SPICE. Assim, este trabalho propõe a implementação de um visualizador de esquemáticos CMOS descritos em SPICE. O visualizador será capaz de criar uma vista de um esquemático CMOS descrito em SPICE com diretivas para posicionamento dos elementos (transistores e fios) na tela. As diretivas de posicionamento serão geradas automaticamente por um software desenvolvido no grupo por outro bolsista IC. A compatibilidade entre as duas ferramentas se dará através de formatos de descrição (SPICE com diretivas de posicionamento) compatíveis entre elas. A ferramenta fará parte do ambiente de geração de bibliotecas de células Cell Design Flow, e deverá ser utilizada também na disciplina de técnicas digitais. (BIC).