

092

FERRAMENTA PARA GERAÇÃO DE ESQUEMÁTICOS DE CIRCUITOS DIGITAIS A PARTIR DE NETLISTS SPICE. *Artur Simões Schlinker, Renato Perez Ribas (orient.) (UFRGS).*

O aumento da complexidade de circuitos integrados fez com que surgissem diversas ferramentas de CAD com o intuito de facilitar a vida do projetista de circuitos. Neste contexto, encontra-se em desenvolvimento um ambiente de geração automática de bibliotecas de células (estrutura elétrica e leiaute) chamando LAGARTO - LAYout GenerAtoR TOol. As células correspondem a portas lógicas estáticas e dinâmica, single-rail e dual-rail. Neste trabalho, foram estudados e implementados algoritmos que permitem a identificação da estrutura elétrica de circuitos digitais, bem como a visualização de tal estrutura na tela (esquemático). Além da utilidade como ferramenta de apoio para identificação de circuitos gerados automaticamente pelo Ambiente LAGARTO, é possível também utilizar esta ferramenta como um módulo independente, que a partir de uma Netlist Spice válida gera um esquemático na tela. Os algoritmos foram implementados na linguagem Java. (PIBIC).