

O processo de aprendizagem da utilização de microprocessadores reais passa maioria das vezes pela utilização de simuladores e montadores de código para estas arquiteturas. O problema reside no fato de que estes simuladores e montadores, em sua maioria apresentam um ambiente inóspito para o usuário que está se iniciando na utilização da arquitetura. O projeto SIS8051 desenvolvido pelo convênio PUC - SENAI tem como principal objetivo criar um ambiente mais amigável para o aluno que se propõe a estudar a arquitetura do processador 8051 da Intel. O SIS é formado de um módulo único onde é possível ao usuário editar o código em assembly, montá-lo, e executar passo a passo seus programas, possibilitando ainda a visualização de memórias, portas, flags e toda a gama de objetos que sejam manipulados pelo seu programa. (SENAI)