

Atualmente, o projeto de circuitos integrados usa obrigatoriamente ferramentas de software para a automação de diversas tarefas. No projeto TRANCA (Transparent Cell Approach) é desenvolvido o sistema TramoII, que entre outras coisas, se caracteriza por gerar automaticamente o leiaute das células que irão compor o circuito. Sobre estas células será realizado o roteamento do mesmo, segundo o modelo FOTC (Full Over-the-Cell routing). É necessário, então, obter todas as restrições que cada célula impõe à realização de conexões por sobre sua área. O presente trabalho é a implementação de um programa que extrai automaticamente estas restrições do leiaute de uma célula ou circuito, em relação à uma grade virtual, considerando um determinado conjunto de regras. O programa utiliza um algoritmo com complexidade de tempo linear, permitindo que mesmo quando utilizado em circuitos maiores, produza resultados desejados. Como continuidade deste trabalho podem estar a adaptação do mesmo à novos formatos de grade, e a identificação automática dos pontos de acesso aos terminais, a partir de labels no leiaute.